

インテル® ローコストFPGA・セミナー 開催!

昨年ご好評いただきました「インテル(R)ローコストFPGA・セミナー（受講料無料）」を2018年バージョンとして11月30日(金)に開催いたします

最新インテル(R)FPGAの機能をFPGA初心者の方を対象にして、「FPGAとは?」から始まり、最新インテル(R)FPGAの機能や特長「インテル(R)FPGA」によるソリューション及びインテルの電源ソリューションもご紹介します

ワークショップでは、PCを使ってFPGAの設計を一からご紹介する体験型WSにご参加戴けます
ワークショップ参加者には「インテル(R)Cyclone(R)10 LP FPGA 評価キット」をプレゼント!

《日 時》 平成**30**年 **11**月 **30**日(金) セミナー **10:00~12:00** (受付: 09:30~)
ワークショップ **13:00~16:30** (受付: 12:45~)

【セミナー】

時 間	内 容
10:00 - 10:45	FPGAの基礎、並びにソリューションの紹介 “FPGAとは?” “FPGAの採用事例は?” “インテル® FPGAで設計するには何が必要?” など、これからインテル® FPGAを検討される方の疑問を解消する内容になります。
10:45 - 11:30	インテルが提供するFPGA (MAX® 10、Cyclone® 10) の紹介 低コスト、低消費電力を実現する新製品のCyclone® 10 FPGA、並びにエンベデッド・フラッシュ技術で製造されたインスタント・オン・コンフィグレーションが可能なMAX® 10 FPGAの特長をご紹介します。
11:30 - 12:00	インテル® Enpirion® 電源ソリューションの紹介 FPGAへの電源供給を最適化を実現するインテル® Enpirion® 電源ソリューションの特長、参考電源ツリーを紹介いたします。また、新製品紹介や開発サポート体制についても触れさせていただきます。

※12:00~13:00は昼食休憩となります。

【ワークショップ】

時 間	内 容
13:00 - 16:30	Cyclone® 10 LP デバイスを使ったFPGA 設計体験ワークショップ インテル® FPGAの開発ツールであるQuartus® Primeを使って、実際にインテル® FPGAの設計を体験していただけます。 ターゲットボードには最新のFPGA Cyclone® 10 LP を搭載した評価キットを使います。

※ワークショップ参加者には、インテル® Cyclone® 10 LP FPGA 評価キットをプレゼント!

〈持ち物〉 お名刺 2枚、筆記用具、ノートPC (ワークショップ参加者のみ)
ノートPCには、事前にQuartus® Primeをインストールのうえ、ご持参ください
インストール方法は申込サイトからリンクされております

《主催》  **株式会社 福岡ソフトリサーチパーク**

《会場》 福岡SRPセンタービル・2F (福岡市早良区百道浜2-1-22)

《申込み》 <https://goo.gl/ZGKFyf> (マクニカオンラインサービス)

《問合せ》 092-846-1600 / info@quest9.org (NPO法人QUEST 担当: 馬場、小寺)



**参加費
無料**